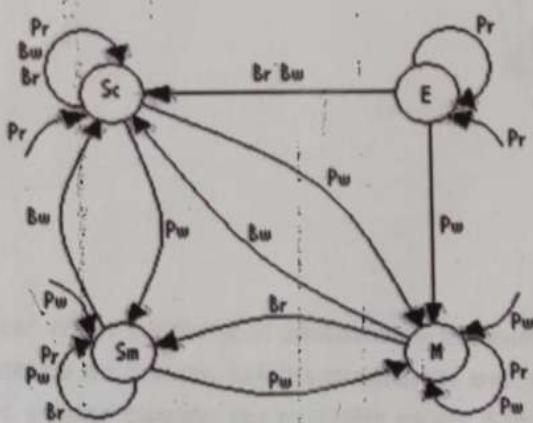


## PRIMERA PRUEBA DE EVALUACIÓN CONTINUA

Arquitecturas Paralelas 2022/23

1.- (2p) El protocolo Dragón, ¿qué tipo de protocolo de coherencia de cache es? Situado en el estado "Sc", una operación "Pw" puede provocar una transición hacia el estado "Sm" o hacia el estado "M", ¿qué circunstancia establece la diferencia? ¿Por qué no es posible volver del estado "Sc" al estado "E" si el resto de poseedores de copia se ha deshecho de ella?



2.- (2,5p) Comparar el espacio necesario para almacenar un directorio de mapeo completo en una máquina de 128 nodos, con 4GBytes de memoria principal en cada nodo y líneas de cache de 128 Bytes con el que emplearía un directorio limitado en la misma máquina que mantenga 4 campos de poseedor de copia por etiqueta.

3.- (1,5p) ¿Cómo gestiona el arbitraje el bus TSLB?

4.- (1,5p) ¿Qué situaciones críticas se pueden producir en la conmutación de paquetes que impidan que uno o más paquetes no alcancen nunca su destino?

5.- (2,5p) El algoritmo de encaminamiento DOR es:

- Determinista o adaptativo.
- Progresivo o regresivo.
- Mínimo o no mínimo.
- Unicast o multicast.

Justificar brevemente la respuesta.